

수행 내용 / 조립된 PCB 시험하기



Test & Measurement Solution

NCS 정보통신기기 PCB보드 개발 실습

실험 목적

이 실험은 제공되는 PCB 및 테스트플로우를 통해, PCB 및 부품이 제대로 조립되었는지를 확인하는 단 계로 육안검사 후 전원 전압 측정, V-I 특성, 부품 값 측정, 부품의 기능 시험 등의 전기적 시험을 수행하 여 PCB에 대한 오픈/쇼트, 기준 값 등을 확인한다. 조립된 PCB 검사는 각종 부품의 단위 시험을 위해 선 정된 테스트 포인트 등을 측정하여 PCB 건전성을 판단한다.

제공되는 테스트플로우는 시험하는 방법, 시험 기준 및 설정들이 모두 저장되어 있다. 이 테스트플로우를 참고하여, 조립된 PCB 시험하는 방법을 학습한다.

재료·자료

• PCB (SYSTEM8 Training Board)

기기 (장비·공구)

- 보드마스터 8000+ 또는 보드마스터 External Case 모델 아래의 모듈 또는 액세서리를 준비한다.
 - VPS, MIS, ATM AICT modules.
 - 1x x1 oscilloscope probe.
 - 1x bdo cable.
 - 1x bdo ground clip.
 - 1x aict ground cable.
 - 2x multimeter probes.
 - 1x digital soic cable assembly.
 - 1x ATM 64 way test cable.
 - 1x 24way test cable.
 - 1x 16 pin or more conventional test clip.
 - 1x 20pin or more soic test clip.

수행 순서

1. PCB 시험 준비하기

- 1.1 PCB 검사 장비 준비 및 확인
 - PCB 검사 장비인 보드마스터의 전원을 확인하고 준비한 기기 (장비·공구)를 확인한다.

1.2 검사 프로그램 시작





• PCB 검사장비인 보드마스터의 운영 프로그램 Ultimate 소프트웨어를 실행하여 아래의 화면에서처럼 모듈에 오류가 없이 진단시험이 진행되는 것을 확인한다.

Ult	sy ima	stem 8	*	Diagno PASS AICT Pass MIS3 Demo	Distics (ED AMS Pass MIS4 Pass	ATM Pass VPS Pass	e BFL Demo RevEng Demo
•••			PI	lease select a Administrator	a user		
What's new?	Support	YouTube	PI	lease enter ti OK	he password		Help

2. PCB 시험하기

- 2.1 PCB 검사를 위한 테스트플로우 시험 불러오기
 - PCB 검사를 정해진 단계대로 수행하기 위해 테스트플로우를 불러온다. 프로그램에서 Open TestFlow를 실행하여 "PCB 시험하기.tfl" 파일을 불러온다. 아래의 화면과 같이 테스트플로우가 실행되 었는지 확인한다.
 - 2) 테스트플로우를 실행한 후, 왼쪽 운영모드에서 Step을 Run 모드로 변경한다.

ABI SY	STEM 8 Ultimate Demonstration Mode - Administration	or - C:\#Incoretech\#N01_업무\#V00_진행프로젝트\#2018_업무\#P1719_한양공고 보드마스티\#2018년도 교육\#03_PCB 시험하기_Testflow\#PCB 시험하기.ffl	
File Ins	truments Tools Window Help		
	TestFlow Manager - PCB Al	ABI Training Board (System8)	
	NCS 국가직무능력표준 National Competency Standards NCS 정보통신기기 개발 실습 ···· PCB 사업하기 ···	RECEINOLOGY PCB 시험 선택 메뉴	
	EGAL Star Run 2 N/A D 1-PC5 시험 선택 2 - NPN Transistor test 3 - Reistor Check - TP28 4 - Capactor Check - TP74		Test Point 9
	5 - Diode Check - TP57 6 - setup and power on 9 - voltage check-12v 8 - voltage check-12v 9 - voltage check-5v 10 - clock signal check 11 - led check	Test Pont 2 Test P	Test Point 10 Test Point 11 Test Point 12
	12 - 74LSDON US test 13 - 74LS244 U10 test 14 - 74LS244 U13 test 15 - 74LS161 U15 test 16 - 74LS244 U17 test 16 - 74LS244 U17 test	Test Pont 6	Test Point 13
	문영모드에서 Run 모드로 변경하신 ★ 후 원하는 시험을 선택하십시오. ***준비/사항*** VP5 MIS/RF and ACT modules. KL oscilloscope 프로브 bdo 케이블 bdo 귀아운도 클린	Test Pont 7	Test Point 15
	ACT 그라운드 케이블 2x 멀티미터 프로브 1x 디지털 IC용 SOIC 케이블 어셈블 리 1x BFL 64 way test cable.	o Barra S regio vidia di mensilita a	
 ▶ ₩ ₩ ₩ ₩ 	Edt mode 스럽 추가 스텝 복사 스텝 석제 스럽트 편집가 미디어 추가 보고서 설정		
編 第	보고서 생성 실정 보고서 보기		



Test & Measurement Solution

테스트플로우란?

PCB 검사 장비인 보드마스터의 운영프로그램 Ultimate SW에서 사용하는 테스트플로우는 단계별 시험절 차를 각각 저장 및 시험을 할 수 있는 프로그램으로, 각 단계마다 보드마스터의 모든 계측기 설정, 목표 측정 값, 오차, 사용자 지침, 그림 및 화면 레이아웃 등을 각 단계마다 저장할 수 있다. 저장된 측정값과 비교 시험하여 결과를 PASS/FAIL로 얻을 수 있다. 또한 모든 시험의 설정 값이 저장되므로, 테스트 결과 의 반복성과 일관성이 보장된다. 그림을 포함한 화면상의 지침은 절차를 통해 작업자를 안내하는데 사용할 수 있다.

2.2 PCB 시험 선택하기

- 1) 테스트플로우의 첫 번째 단계인 PCB 시험 선택 메뉴를 확인한다.
- 2) 시험하고자 하는 위치의 부품을 확인하고 해당하는 테스트 포인트 버튼을 클릭한다.
- 3) 각 Test Point의 시험부품은 다음 목록과 같다.

시험 위치	부품 및 시험	시험 위치	부품 및 시험
Tost Doint 1	NPN Transistor Test	Test Deint 0	Voltage Test
Test Point 1	Q1 (FMMT449)	Test Point 9	TP8 (-12V)
Tost Doint 2	Resistor V-I	Toot Doint 10	Voltage Test
Test Point Z	R33 (1kΩ)	Test Point 10	TP9 (+12V)
Tost Doint 2	OpAmp Test	Toot Doint 11	Voltage Test
Test Point 5	U3 (LM324)		TP10 (+5V)
Tost Doint 1	Comparator Test	Toot Doint 10	Clock Signal Test
Test Point 4	U6 (LM339)	Test Point 12	TP85 (115KHz)
Toot Doint 5	Zener Diode V-I	Togt Doint 12	Digital IC Test
Test Fonnt J	ZD1 (BZX84-C6V2)	Test Fomit 15	U5 (74LS00)
Togt Doint 6	Capacitor V-I	Togt Doint 11	Digital IC Test
	C28 (1uF)	Test Fomit 14	U10 (74LS244)
Tost Doint 7	Digital IC Test	Togt Doint 15	Digital IC Test
Test Fonnt 7	U13 (74LS244)	Test Fomit 15	U15 (74LS161)
Toot Doint 8	Digital IC Test		
	U17 (74LS244)		

2.3 Resistor V-I Test - TP28

- 1) PCB 시험 선택에서 Test Point 2를 클릭하여 Resistor V-I 스텝으로 이동한다.
- 2) 보드마스터 AICT모듈의 채널1 V-I 커넥터에 노랑프로브를, 접지 커넥터에 파랑 프로브를 연결한다.





3) 노랑 프로브는 저항 R33(1kΩ)의 테스트 포인트인 TP28에 연결하고, 파랑 프로브는 접지 TP52와 연 결한다.

Test & Measurement Solution

NCS 정보통신기기 PCB보드 개발 실습

4) V-I Tester의 Start버튼을 클릭하여 시험을 시작한다.



5) 저장된 1차 곡선 V-I 커브와 비교하여 PASS가 나오는지 확인한다.

2.4 Capacitor V-I Test - TP74

- 1) PCB 시험 선택에서 Test Point 6을 클릭하여 Capacitor V-I 스텝으로 이동한다.
- 2) 2.3 2) 동일하게 AICT 모듈 커넥터와 프로브를 연결한다.
- 3) 노랑 프로브는 커패시터 C28 (1uF)의 테스트 포인트인 TP74와 연결하고, 검정프로브는 TP52 접지와 연결한다.





- 4) V-I Tester의 Start버튼을 클릭하여 시험을 시작한다.
- 5) 저장된 원형 V-I 커브와 비교하여 PASS가 나오는지 확인한다.

2.5 Diode V-I Test - TP57

- 1) PCB 시험 선택에서 Test Point 5를 클릭하여 Diode V-I Test 스텝으로 이동한다.
- 2) 2.3 2) 동일하게 AICT 모듈 커넥터와 프로브를 연결한다.
- 3) 노랑 프로브는 TP52 접지와 연결하고, 검정 프로브는 제너 다이오드 ZD1(BZX84-C6V2)의 테스트 포 인트인 TP57와 연결한다.



- 4) V-I Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 5) 저장된 제너다이오드 V-I 커브와 비교하여 결과가 PASS가 나오는지 확인한다.

2.6 NPN Transistor Test - Q1

1) PCB 시험 선택에서 Test Point 1을 클릭하여 NPN Transistor Test 스텝으로 이동한다.



- 2) AICT 모듈의 Discrete 채널의 1번(갈색)커넥터는 갈색 2mm 클립 케이블, 2번(보라)커넥터에는 보라 색 2mm 클립 케이블, 3번(회색) 커넥터에 회색 2mm 클립 케이블을 연결한다.
- 3) 갈색 2mm 클립은 TP4(Base)에 연결하고, 보라색 2mm 클립은 TP11(Emitter)에 연결하고, 마지막으 로 회색 2mm 클립은 TP17(Collector)에 연결한다.



- 4) Analog IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 5) 시험이 완료되면 Functional, Connection, Voltage 세 시험 결과가 모두 PASS인지 확인한다.
- 6) 시험화면의 오른쪽 아래에 시험결과에 타입, 핀 정보, hFE(전류증폭률) 등을 확인한다.

2.7 Setup and Power ON

- 1) 트레이닝 보드의 전원 커넥터를 연결한다.
- 2) 전원 커넥터의 4mm Jack을 VPS 커넥터와 각각 색깔에 맞춰 연결한다. *순서대로 : 검정 : OV, 빨강 : VCC, 파랑 : -V, 검정 : OV, 노랑 : +V*



2.8 Voltage Check -12V

- 1) PCB 시험 선택에서 Test Point 10을 클릭하여 Voltage Check -12V 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) 보드마스터의 MIS4 모듈의 DVM CH1(노랑) 커넥터와 노랑 프로브의 4mm Jack을 연결하고 다른 한 쪽에는 TP8과 연결한다.





4) 보드마스터의 MIS4 모듈의 DVM COM(검정) 커넥터와 검정 프로브의 4mm Jack을 연결하고 다른 한쪽에는 TP93과 연결한다.



- 5) 연결이 완료되면, 화면의 측정되는 값이 -12V ± 0.1V 이내인지 확인한다.
- 6) -12V ± 0.1V 이내인지 확인되면, 시험결과가 PASS로 표시되는지 확인한다.

2.9 Voltage Check +12V

- 1) PCB 시험 선택에서 Test Point 10을 클릭하여 Voltage Check +12V 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) 보드마스터의 MIS4 모듈의 DVM CH1(노랑) 커넥터와 노랑 프로브의 4mm Jack을 연결하고 다른 한 쪽에는 TP9와 연결한다.
- 4) 보드마스터의 MIS4 모듈의 DVM COM(검정) 커넥터와 검정 프로브의 4mm Jack을 연결하고 다른 한쪽에는 TP93과 연결한다.
- 5) 연결이 완료되면, 화면의 측정되는 값이 +12V ± 0.1V 이내인지 확인한다.
- 6) +12V ± 0.1V 이내인지 확인되면, 시험결과가 PASS로 표시되는지 확인한다.





Test & Measurement Solution

2.10 Voltage Check +5V

- 1) PCB 시험 선택에서 Test Point 11을 클릭하여 Voltage Check +5V 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) 보드마스터의 MIS4 모듈의 DVM CH1(노랑) 커넥터와 노랑 프로브의 4mm Jack을 연결하고 다른 한 쪽에는 TP10과 연결한다.
- 4) 보드마스터의 MIS4 모듈의 DVM COM(검정) 커넥터와 검정 프로브의 4mm Jack을 연결하고 다른 한쪽에는 TP93과 연결한다.



- 5) 연결이 완료되면, 화면의 측정되는 값이 +5V ± 0.1V 이내인지 확인한다.
- 6) +5V ± 0.1V 이내인지 확인되면, 시험결과가 PASS로 표시되는지 확인한다.





2.11 Clock Signal Check

- 1) PCB 시험 선택에서 Test Point 12를 클릭하여 Clock Signal check 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) 보드마스터 MIS4 모듈의 DVM의 연결된 커넥터를 제거한다.



4) 보드마스터 MIS4 모듈의 DSO1의 BNC 커넥터와 오실로스코프 프로브를 연결하고, 다른 한쪽에는 TP85와 연결한다. (오실로스코프 프로브의 접지는 TP93과 연결한다.)



- 5) Clock을 측정하여, 오실로스코프의 저장된 파형과 동일한지 확인한다.
- 6) Clock을 측정하여, 표시되는 측정 주파수가 115KHz ± 5KHz인지 확인한다.
- 7) 시험결과가 PASS인지 확인한다.



Test & Measurement Solution



2.12 LED Check

1) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.

2) 각 스위치를 눌러 스위치 옆 LED가 정상적으로 켜지는지 확인한다.(총 32개)

(※단, LED 14, LED 17은 다른 시험으로 사용하는 LED로 제외)





2.13 74LS00N U5 Test

- 1) PCB 시험 선택에서 Test Point 13를 클릭하여 74LSOON U5 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) ATM Front Panel의 Main I/O Connector에 64Way Cable을 연결하고 다른 한쪽에는 16 Pin Dip 클립을 연결한다.

Test & Measurement Solution

NCS 정보통신기기 PCB보드 개발 실습



4) 16 Pin Dip 클립의 경우, 적색의 줄을 기준으로 체결하고 64Way 커넥터의 안쪽 열에 체결한다.



5) 시험보드의 U5 74LSOON의 위치에 16 Pin Dip 클립을 핀에 맞춰 연결한다.

	M Advanced IC Tester - IN CIRCUIT	
	74LS00 Start Setup Rotate Actual	
	QUAD 2 INPUT NAND GATE Library IC VI Logic Trace	
	Family: All 1 10	
	Part: 1 1A	2 6 2 6
	100112 5 2B	<u> </u>
	100114 6 2Y	
Rent Course and Courses and Co	100117 7 ditto	
	9 3A	
NO TOT THE COMMAN IN COMMAN IN COMMAN	Run Mode 10 38	
	Single 12 4A	
	True loop 13 4B	
	Running: 1 14 VCC	
	Pass: 1 Fail: N/A	
	Results	*
Procession 14 and 15 and 14 an	Truth table test Comparison test result(s)	~
TOTAL ACTOR AND A COMPANY A COMPANY AND A COMPANY AND A COMPANY AND A COMPANY AND A CO	Actual Connections Digital V-I	-
TBN-DD4 Copyright (c) 2005 - 2006 ABI Electronics Ltd		



- 6) Advanced IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 7) 시험이 완료되면, Truth Table, Connection, Voltage, Digital V-I 시험이 각각 PASS인지 확인한다.

2.14 74LS244 U10 Test

- 1) PCB 시험 선택에서 Test Point 14를 클릭하여 74LS244 U10 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) ATM Front Panel의 Main I/O Connector에 64Way Cable을 연결하고 다른 한쪽에는 20 Pin SOIC 클립을 연결한다.
- 4) 20 Pin SOIC 클립의 경우, 적색의 줄을 기준으로 체결하고 64Way 커넥터의 안쪽 열에 체결한다.
- 5) 시험보드의 U10 74LS244의 위치에 20 Pin SOIC 클립을 핀에 맞춰 연결한다.



6) ATM Front Panel Auxiliary I/O Connector에 BDO(Bus Disable Ouput) Cable을 연결하고, 다른 한쪽의 Low 클립(초록색)을 TP1에 연결한다.



7) Advanced IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.



Advanced IC Tester - IN	CIRCUIT					[
74LS244		St	art Set	up Rot	Actual	1	
OCTAL BUFFER/LINE DRIV	ER 3 STAT	TE					
Library			IC	VI	Lonic Trace		Ť.
Family: All	+	1		1		10	
Part:		1	1G				
100101		2	1A1			-I. Lie	
100102		3	2Y4				
100104		4	1A2			<u>, , , , , , , , , , , , , , , , , , , </u>	<u> </u>
100112		5	2Y3				
100113		6	1A3				a - 10 - 10 - 10
100114		7	2Y2				
100118	-	0	1A4		<u>, 68 68 68 5</u>		
100121	1	0	2Y1				
Run Mode		10	GND		- K 3 K 4 K 4 K		
Loop Mode:		11	241		r		
Single		12	1¥4		lig na na i	<u> </u>	
True loop		12	262				
False loop		13	1/2		<u> </u>	6 2 4 2 6 2	
Running: 1		14	113				
Pass: 1 Fail: N/A		15	243				a
		1	Contraction of the second s				

Test & Measurement Solution

8) 시험이 완료되면, Truth Table, Connection, Voltage, Digital V-I 시험이 각각 PASS인지 확인한다.

2.15 74LS244 U13 Test

- 1) PCB 시험 선택에서 Test Point 7을 클릭하여 74LS244 U13 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) 트레이닝 보드에서 연결된 BDO 케이블을 제거한다.
- 4) ATM Front Panel의 Main I/O Connector에 64Way Cable을 연결하고 다른 한쪽에는 20 Pin SOIC 클립을 연결한다.
- 5) 20 Pin SOIC 클립의 경우, 적색의 줄을 기준으로 체결하고 64Way 커넥터의 안쪽 열에 체결한다.
- 6) 시험보드의 U13 74LS244의 위치에 20 Pin SOIC 클립을 핀에 맞춰 연결한다.



- 7) Advanced IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 8) 시험이 완료되면, Truth Table, Connection, Voltage, Digital V-I 시험이 각각 PASS인지 확인한다.



Test & Measurement Solution

Contraction and Contraction of Contr	Start Setup Rotate Master	- V
OCTAL BUFFER/LINE DRIVER 3 STAT		Mark 1
Library	IC VI Logic Trace	
Family: All Part: 100101 100102 100107 100117 100117 100114 100114 100114 100118	L1 0.00V 1 15 175 VCC 20 4.151V 2 1741 26 19 300 350V 3 274 171 17 4.459V 4 1A2 2A4 17 4.459V 6 1A3 2A3 15 L2 300 348V 7 2472 173 14 4.459V 8 1A4 2A2 13 300 348V 9 271 174 12 V- 0.00V 10 6ND 2A1 11	4.36V V+ 0.00V 303 L1 3.50V 300 4.43V 3.48V 300 4.43V 3.50V 300 4.51V 3.48V 300 4.51V
Inn121 T		
Loop True loop False loop		
Loop True loop False loop Running: 1 Pass: 1 Fail: N/A		

2.16 74LS161 U15 Test

- 1) PCB 시험 선택에서 Test Point 15를 클릭하여 74LS161 U15 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) ATM Front Panel의 Main I/O Connector에 64Way Cable을 연결하고 다른 한쪽에는 16 Pin DIP 클립을 연결한다.
- 4) 16 Pin DIP 클립의 경우, 적색의 줄을 기준으로 체결하고 64Way 커넥터의 안쪽 열에 체결한다.
- 5) 시험보드의 U15 74LS161의 위치에 16 Pin DIP 클립을 핀에 맞춰 연결한다.
- 6) 그라운드 클립을 64 Way 커넥터의 바깥쪽 열에 연결하고, 클립은 TP93 접지와 연결한다.



- 7) ATM Front Panel Auxiliary I/O Connector에 BDO(Bus Disable Ouput) Cable을 연결하고, 다른 한쪽의 Low 클립(초록색)을 TP84에 연결한다.
- 8) Advanced IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 9) 시험이 완료되면, Truth Table, Connection, Voltage, Digital V-I 시험이 각각 PASS인지 확인한다.





Test & Measurement Solution

Si

2.17 74LS244 U17 Test

- 1) PCB 시험 선택에서 Test Point 8을 클릭하여 74LS244 U17 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) ATM Front Panel의 Main I/O Connector에 64Way Cable을 연결하고 다른 한쪽에는 20 Pin SOIC 클립을 연결한다.
- 4) 20 Pin SOIC 클립의 경우, 적색의 줄을 기준으로 체결하고 64Way 커넥터의 안쪽 열에 체결한다.
- 5) 시험보드의 U17 74LS244의 위치에 20 Pin SOIC 클립을 핀에 맞춰 연결한다.
- 6) ATM Front Panel Auxiliary I/O Connector에 BDO(Bus Disable Ouput) Cable을 연결하고, 다른 한쪽의 Low 클립(초록)을 TP84과 TP6에 연결하고, High 클립(빨강)을 TP2에 연결한다.





- 7) Advanced IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 8) 시험이 완료되면, Truth Table, Connection, Voltage, Digital V-I 시험이 각각 PASS인지 확인한다.

2.18 LM324 U3 Test

- 1) PCB 시험 선택에서 Test Point 3을 클릭하여 LM324 U3 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.



- 3) AICT Front Panel의 Analogue I/O Connector에 24Way Cable을 연결하고 다른 한쪽에는 16 Pin Dip 클립을 연결한다.
- 4) 16 Pin Dip 클립의 경우, 적색의 줄을 기준으로 체결하고 24Way 커넥터의 안쪽 열에 체결한다.



- 5) 시험보드의 U3 LM324의 위치에 16 Pin Dip 클립을 핀에 맞춰 연결한다.
- 6) Analogue IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 7) 시험이 완료되면, Functional, Connection, Voltage 세 시험 결과가 모두 PASS인지 확인한다.

2.19 LM339 U6 Test

- 1) PCB 시험 선택에서 Test Point 4를 클릭하여 LM339 U6 Test 스텝으로 이동한다.
- 2) 트레이닝 보드의 전원 커넥터가 VPS 모듈의 커넥터와 적절하게 연결되어 있는지 확인한다.
- 3) AICT Front Panel의 Analogue I/O Connector에 24Way Cable을 연결하고 다른 한쪽에는 16 Pin



Test & Measurement Solution

Dip 클립을 연결한다.

- 4) 16 Pin Dip 클립의 경우, 적색의 줄을 기준으로 체결하고 24Way 커넥터의 안쪽 열에 체결한다.
- 5) 시험보드의 U6 LM339의 위치에 16 Pin Dip 클립을 핀에 맞춰 연결한다.



- 6) Analogue IC Tester의 Start 버튼을 클릭하여 시험을 시작한다.
- 7) 시험이 완료되면, Functional, Connection, Voltage 세 시험 결과가 모두 PASS인지 확인한다.